

ВВЕДЕНИЕ В МИКРОЭЛЕКТРОНИКУ

1. Цель освоения дисциплины

Формирование систематизированных знаний в области микроэлектроники, а также умения грамотно работать с современным электронным оборудованием.

2. Место дисциплины в структуре ОПОП

Дисциплина «Введение в микроэлектронику» относится к вариативной части блока дисциплин и является дисциплиной по выбору.

Для освоения дисциплины «Введение в микроэлектронику» обучающиеся используют знания, умения, способы деятельности и установки, сформированные в ходе изучения дисциплин «Методы астрофизики», «Общая и экспериментальная физика», «Основы теоретической физики», «Практическая астрофизика», «Практическая физика», «Физика колебаний», «Электрорадиотехника».

Освоение данной дисциплины является необходимой основой для последующего изучения дисциплин «Астрофизика», «Основы теоретической физики», прохождения практики «Преддипломная практика».

3. Планируемые результаты обучения

В результате освоения дисциплины выпускник должен обладать следующими компетенциями:

– владением концептуальными и теоретическими основами физики; системой знаний о фундаментальных физических законах и теориях, физической сущности явлений и процессов в природе и технике, ее месте в общей системе наук и ценностей; методами организации и постановки физического эксперимента (лабораторного, демонстрационного, компьютерного) и теоретического анализа результатов наблюдений и экспериментов (СК-3).

В результате изучения дисциплины обучающийся должен:

знать

– физические основы полупроводниковой микроэлектроники, основные понятия, характеристики и параметры микроэлектронных приборов;
– основные явления и процессы, используемые при построении элементов ИС, принцип работы, схемотехническую реализацию логических и базовых элементов, узлов ЭВМ;
– основы реализации оперативных и долговременных запоминающих устройств, микропроцессоров;

уметь

– объяснять физическую сущность явлений и процессов в элементах микроэлектроники, ориентироваться в современных тенденциях развития микроэлектроники;
– объяснить функциональное назначение основных узлов электронных устройств;
– проводить исследование элементов и узлов ЭВМ: триггеров, счетчиков, регистров памяти, ЦАП и др;

владеть

– системой знаний о фундаментальных физических законах и теориях, физической сущности явлений и процессов в природе и технике;
– навыками построения простейших принципиальных, и структурных схем устройств ЭВМ;
– навыками выполнения электрических измерений параметров ИС, навыками использования знаний для организации и проведения экспериментального исследования с применением современного электронного оборудования.

4. Общая трудоёмкость дисциплины и её распределение

количество зачётных единиц – 3,

общая трудоёмкость дисциплины в часах – 108 ч. (в т. ч. аудиторных часов – 54 ч., СРС – 54 ч.),

распределение по семестрам – 9,

форма и место отчётности – зачёт (9 семестр).

5. Краткое содержание дисциплины

Физические основы полупроводниковой микроэлектроники.

Физические процессы в биполярном и полевом транзисторах. МДП транзисторы, комплементарные МДП транзисторы (КМДП). Интегральные микросхемы, степень интеграции, частотные и мощностные характеристики разных типов логик. ЧИПы. Светодиоды, фотодиоды и фототранзисторы. Элементы алгебры логики, основные теоремы булевой алгебры и логические функции. Элементы комбинационной логики: ИЛИ, И, НЕ, ИЛИ-НЕ, И-НЕ, ИСКЛЮЧАЮЩЕЕ ИЛИ. Условные обозначения элементов и их схемотехническая реализация на дискретных элементах и в интегральном исполнении. Ключ на биполярном транзисторе, схема, построение передаточной характеристики. Ключ на КМОП транзисторах, передаточная характеристика.

Принципы построения микроэлектронных приборов и устройств..

Основные характеристики базовых логических элементов. Схема, принцип действия базового элемента И-НЕ транзисторно-транзисторной (ТТЛ) логики. Базовые элемент на МДП и КМДП транзисторах. Элементы последовательностной логики, триггеры. Генераторы и формирователи им-пульсов. Переход от таблицы истинности логического устройства к структурной формуле и схеме цифрового устройства. Применение методов цифровой электроники для разработки электронных схем. Цифровые автоматы – дешифратор, мультиплексор.

Микропроцессоры как микроэлектронная основа современных ЭВМ, принципы их работы и функционирования.

Иерархия запоминающих устройств ЭВМ. Оперативные запоминающие устройства (ОЗУ) статического и динамического типа. Постоянные запоминающие устройства (ПЗУ). Принцип устройства ПЗУ с пережигаемыми перемычками, с ультрафиолетовым и электрическим стиранием информации. Флеш память, кеш память. Краткая история развития и становления микропроцессоров. Блок схема и принцип взаимодействия блоков микропроцессора. Система команд микропроцессора.

6. Разработчик

Глазов Сергей Юрьевич, кандидат физико-математических наук, доцент кафедры физики, методики преподавания физики и математики, ИКТ ФГБОУ ВО «ВГСПУ»,

Сыродоев Геннадий Алексеевич, кандидат физико-математических наук, доцент кафедры физики, методики преподавания физики, математики и ИКТ ФГБОУ ВО "ВГСПУ".